

NEC（日本電気株式会社） 研究インターンシップ

長期実践型・有償のインターンシップで
企業の研究所を体感してみませんか

<オンライン説明会>

開催日 2024年5月30日(木)

時間 17:30～18:45 (最大延長 19:00)

Zoom ID:936 1967 5758 PW:necr&d

内容 会社・研究所の紹介、インターンシップ紹介

研究インターンシップ募集要項（抜粋）

【実施期間】

2024年8月～9月末

※テーマによっては長期で実施する予定のものがあります。
その場合の終了日は個別に調整します。

【実施形態】

出社/リモート/出社・リモートの組み合わせ

※テーマにより異なります

【募集期間】

第1クール 4月25日(木)～5月26日(日)

第2クール 5月30日(木)～6月9日(日)

【対象】

日本国内の大学の下記いずれかに在籍し、インターン
シップ期間中に日本国内から参加できる方

(他社内定者は除く)

- ・大学院修士課程1年生
- ・大学院修士課程2年生で博士課程に進学を予定している方
- ・大学院博士課程、ポスドク

【待遇】

時給 1,500円

【募集テーマ、応募方法】

- ・研究開発キャリアマイページに会員登録して応募してください。
- ・募集テーマ詳細は4月25日までに以下のwebサイト、研究
開発キャリアマイページに掲載します。

<https://jpn.nec.com/rd/rdcareer/>

NEC 研究開発 インターンシップ・イベント情報



<https://www.e2r.jp/ja/necrd2026/>

NEC 研究開発キャリアマイページ



【特記事項】

インターンシップ中の発明、考案、創作などによる特許権、
実用新案権、意匠権、著作権および回路配置利用権はNEC
に帰属します。
応募する前に必ず指導教員と相談し、承認を得てください。

<研究インターンシップ参加者の声>

チームメンバーと共に、会社や社会に貢献する技術を目指期日までに仕上げる業務のあり方や、目的を達成する過程で直面した課題を解決するために思考し、検討した情報をメンバーの方々々と共有し、そこから得られるものの大きさを改めて実感しました。

大学の都合で対応すべきことが生じた場合は、事前に相談することでインターンシップの就業日から外すことができ、大学の活動との両立がしやすいため、安心して参加できました。

研究が非常に活発で、先進的な技術やアイデアが日々生み出されていることを実感しました。

インターンシップで扱ったような大規模なデータをこれまで使った経験がなかったため、非常に良い勉強になりました。

アカデミアと企業のどちらに進むべきか迷っていたので、企業での研究活動も試してみたいという思いで博士課程後期の2年目に参加しました。

与えられる課題をひたすらこなすような、エンジニアリングに近いようなプログラムが中心になるのでは、と思っていましたが、私が参加したチームでは、テーマ選びから自分で考えていくというスタイルで、始めにいくつか指針を提示してもらい、その中で自由に進めていくものでした。

感覚としては学生の身分のまま研究のアカウントが二つできるような状態に近く、学生の研究とインターンの研究の二つを並行してやれるという楽しさがありました。

大学と同じように研究している面や、ビジネス面で実運用について取り組んでいるところはとても興味深く、また、NECの技術は思っているよりもいろいろなところで活用されていることを実感しました。

<ご参考:2023年度募集領域>

- 認識・理解(画像・映像・音声認識など、およびその機械学習)
- メディカル・ヘルスケア(画像診断、医療データ分析、人間計測・理解)
- センシング処理(画像、音、振動、電波、光など)
- データ分析・最適化
(機械学習、ExplainableAI、自然言語処理、データ統合、AI間交渉、グラフAIなど)
- AI制御(ロボティクス、ロボットビジョン、強化学習、群制御など)
- 通信(光通信、無線通信、Beyond5G/6G、量子暗号通信、回路アーキテクチャ)
- システム・ネットワーク
(通信ネットワーク、通信最適化、メディア通信、システム・ネットワーク設計・運用など)
- サイバーセキュリティ(攻撃検知・分析、攻撃手法・防御手法など)
- データセキュリティ(暗号、秘密計算、ブロックチェーン、データ流通など)
- AIセキュリティ(AIに対する敵対的攻撃手法、防御手法)
- 量子技術(量子コンピュータ、量子デバイス)
- マテリアルズ・インフォマティクス(データ駆動型材料開発)
- 並列・分散処理(CPU・GPU・ベクトルプロセッサ・AIスパコンなど)
- コンピュータアーキテクチャ・ハードウェア活用(FPGA・ASIC・カスタムプロセッサなど)

<NECの研究開発(R&D)>

NECの研究開発、研究者紹介、学会・展示会・イベント情報、プレスリリース

<https://jpn.nec.com/rd/index.html>

